

ABSTRAK

Lusy Febrianti : Pembuatan Modul Rangkaian Dasar Elektronika Digital Berbasis Model Guided Discovery Learning

Penelitian ini bertujuan untuk pembuatan modul pembelajaran rangkaian dasar elektronika digital berbasis model *guided discovery learning*, menentukan tingkat validitas dan praktikalitas dari modul yang dikembangkan. Jenis penelitian ini adalah Penelitian dan Pengembangan (R&D) menggunakan model Plomp. Model Plomp terdiri dari tiga tahap, 1) investigasi awal; 2) pembentukan prototipe dan 3) uji coba dan penilaian. Tes validitas dari modul yang dikembangkan terdiri dari dua tahap validasi, 1) validitas ahli materi, diuji oleh dua ahli materi. 2) validitas ahli media, diuji oleh dua ahli media. Tes kepraktisan dilakukan oleh dua guru Sistem Komputer di SMKN 1 Enam Lingkung dan 20 peserta didik X MM 2 SMKN 1 Enam Lingkung. Instrumen validitas dan praktikalitas dianalisis dengan rumus Cohen Kappa (k). Hasil analisis validitas materi dengan skor rata-rata momen kappa 0,77 dengan kategori tinggi dan hasil analisis validitas media dengan skor rata-rata momen kappa 0,85 dengan kategori sangat tinggi. Hasil praktikalitas oleh guru dan peserta didik menunjukkan bahwa skor rata-rata berturut-turut adalah 85 dan 87,2 dengan kategori sangat tinggi. Data yang diperoleh menunjukkan bahwa modul pembelajaran rangkaian dasar elektronika digital berbasis *guided discovery learning* yang dihasilkan valid dan praktis.

Kata kunci : Elektronika digital, gerbang logika, sistem komputer, *guided discovery learning*, model Plomp, *Research and Development*.